

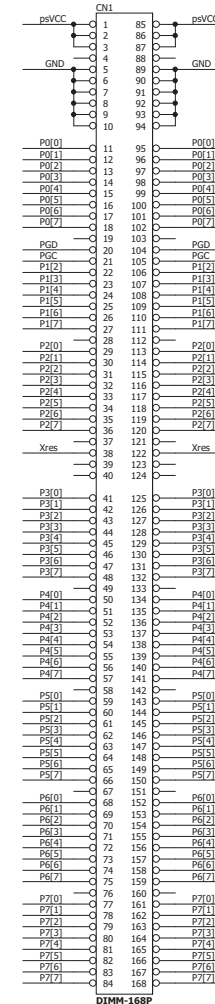
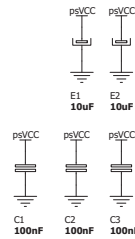


U1			
1	NC	100	NC
2	NC	P0[3]	99 P0[3]
P0[1]	3	NC	98
P2[7]	4	P0[1]	97 P0[5]
P2[5]	5	NC	96
P2[3]	6	P2[5]	95 P0[7]
P2[1]	7	P2[3]	94
P4[7]	8	P2[1]	93 P6[7]
P4[5]	9	NC	92 P6[6]
P4[3]	10	P4[5]	91 P6[5]
P4[1]	11	P4[3]	90 P6[4]
12	P4[1]	P6[4]	89 P6[3]
13	NC	P6[2]	88 P6[2]
14	NC	P6[2]	87 P6[1]
15	SMP	P6[1]	86 P6[0]
GND	15	GND	85 GND
P3[7]	16	P3[7]	84 GND
P3[5]	17	P3[5]	83 psVCC
P3[3]	18	P3[3]	82 psVCC
P3[1]	19	VCC	81 P0[6]
P5[7]	20	P3[1]	80
P5[5]	21	P5[7]	79 P0[4]
P5[3]	22	P5[5]	78
P5[1]	23	P5[3]	77 P0[2]
P1[7]	24	P5[1]	76
P1[7]	25	NC	75
26	NC	NC	74 P0[0]
27	NC	P0[0]	73
P1[5]	28	NC	72 P2[6]
P1[3]	29	P1[5]	71
PGC	30	P1[3]	70 P2[4]
31	NC	P1[1]	69 P2[2]
psVCC	32	VCC	68 P2[0]
GND	34	NC	67 P4[6]
35	NC	P4[6]	66 P4[4]
P7[7]	36	NC	65
P7[6]	37	P7[7]	64 P4[2]
P7[5]	38	P7[6]	63 P4[0]
P7[4]	39	P7[5]	62 Xres
P7[3]	40	P7[4]	61
P7[2]	41	P7[3]	60
P7[1]	42	P7[2]	59 P3[6]
P7[0]	43	NC	58 P3[4]
PGD	44	P7[0]	57 P3[2]
P1[2]	45	P1[0]	56 P3[0]
P1[4]	46	P1[2]	55 P5[6]
P1[6]	47	P1[4]	54 P5[4]
48	NC	P1[6]	53 P5[2]
49	NC	NC	52 P5[0]
50	NC	NC	51

CY8C29866

U2			
P2[5]	1	P2[7]	44 P2[7]
P2[3]	2	P0[1]	43 P0[1]
P2[1]	3	P0[3]	42 P0[3]
P4[7]	4	P0[5]	41 P0[5]
P4[5]	5	P4[7]	40 P0[7]
P4[3]	6	P4[5]	39 psVCC
P4[1]	7	P4[3]	38 P0[6]
8	P4[1]	P0[6]	37 P0[4]
9	SMP	P0[4]	36 P0[2]
P3[7]	9	P3[7]	35 P0[0]
P3[5]	10	P3[5]	34 P2[6]
P3[3]	11	P3[3]	33 P2[4]
12	P3[1]	P2[4]	32 P2[2]
P1[7]	13	P1[7]	31 P2[0]
P1[5]	14	P2[0]	30 P4[6]
P1[3]	15	P4[6]	29 P4[4]
PGC	16	P4[4]	28 P4[2]
GND	17	P1[1]	27 P4[0]
PGD	18	GND	26 Xres
P1[2]	19	P1[0]	25 P3[6]
P1[4]	20	P1[2]	24 P3[4]
P1[6]	21	P1[4]	23 P3[2]
P3[0]	22	P3[0]	

CY8C29566/27543



DIMM-168P